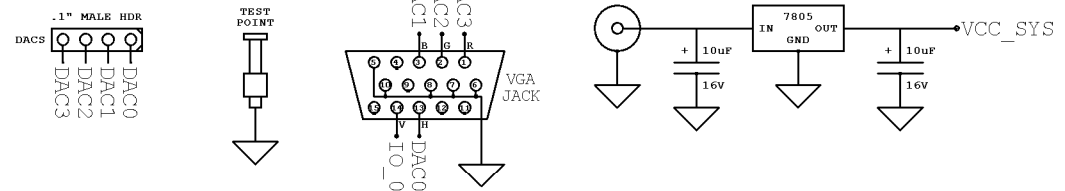
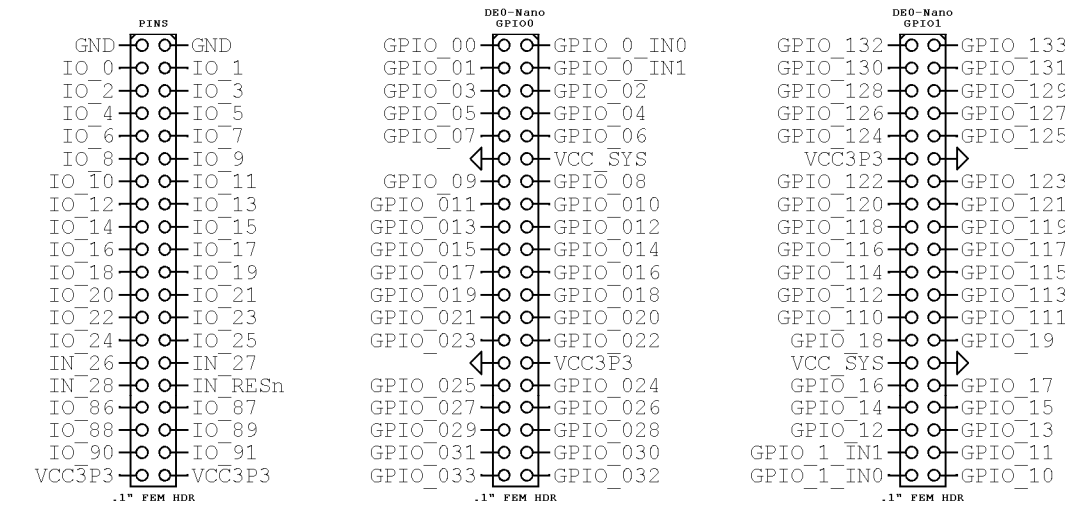
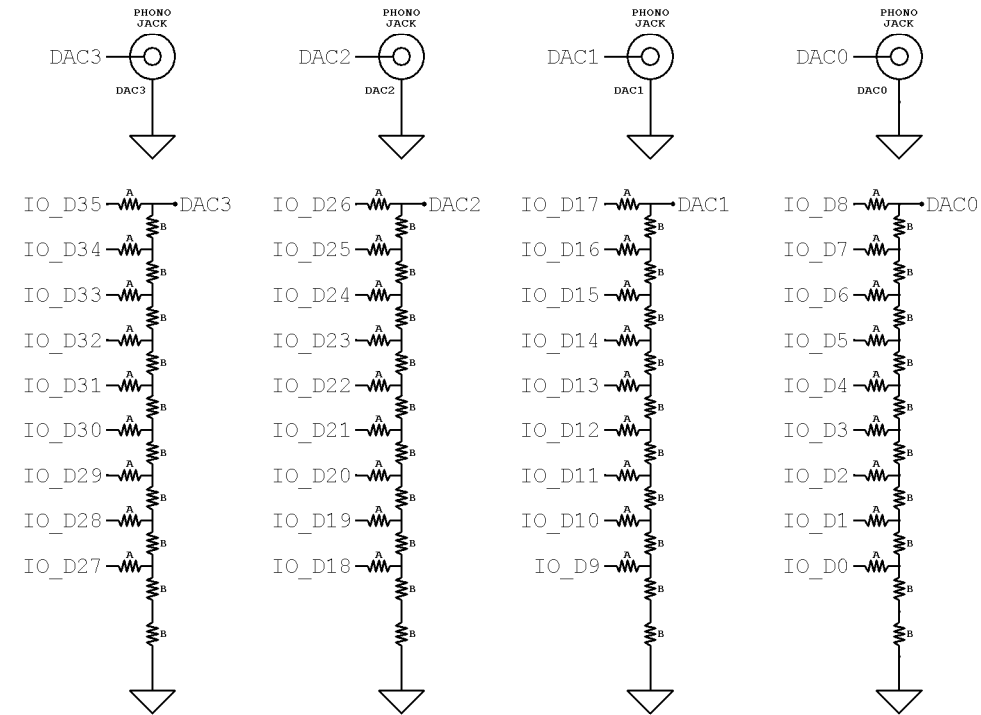


Terasic DE0-Nano Prop2 Emulator (1 cog)

Version A3 - Date 2/15/2013

IO_XXX = any unique GPIO_XXX pin
IN_XXX = any unique GPIO_x_INx pin



Actual layout

IO_D0	GPIO_032	IO_0	GPIO_00
IO_D1	GPIO_033	IO_1	GPIO_01
IO_D2	GPIO_16	IO_2	GPIO_02
IO_D3	GPIO_15	IO_3	GPIO_03
IO_D4	GPIO_14	IO_4	GPIO_04
IO_D5	GPIO_13	IO_5	GPIO_05
IO_D6	GPIO_12	IO_6	GPIO_06
IO_D7	GPIO_11	IO_7	GPIO_07
IO_D8	GPIO_10	IO_8	GPIO_08
IO_D9	GPIO_115	IO_9	GPIO_09
IO_D10	GPIO_114	IO_10	GPIO_010
IO_D11	GPIO_113	IO_11	GPIO_011
IO_D12	GPIO_112	IO_12	GPIO_012
IO_D13	GPIO_111	IO_13	GPIO_013
IO_D14	GPIO_110	IO_14	GPIO_014
IO_D15	GPIO_19	IO_15	GPIO_015
IO_D16	GPIO_18	IO_16	GPIO_016
IO_D17	GPIO_17	IO_17	GPIO_017
IO_D18	GPIO_125	IO_18	GPIO_018
IO_D19	GPIO_123	IO_19	GPIO_019
IO_D20	GPIO_122	IO_20	GPIO_020
IO_D21	GPIO_121	IO_21	GPIO_021
IO_D22	GPIO_120	IO_22	GPIO_022
IO_D23	GPIO_119	IO_23	GPIO_023
IO_D24	GPIO_118	IO_24	GPIO_024
IO_D25	GPIO_117	IO_25	GPIO_025
IO_D26	GPIO_116	IN_26	GPIO_0_IN0
IO_D27	GPIO_132	IN_27	GPIO_0_IN1
IO_D28	GPIO_133	IN_28	GPIO_1_IN0
IO_D29	GPIO_130	IN_RESn	GPIO_1_IN1
IO_D30	GPIO_131	IO_86	GPIO_026
IO_D31	GPIO_128	IO_87	GPIO_027
IO_D32	GPIO_129	IO_88	GPIO_028
IO_D33	GPIO_126	IO_89	GPIO_029
IO_D34	GPIO_127	IO_90	GPIO_030
IO_D35	GPIO_124	IO_91	GPIO_031

All resistors are 0603.
Legend text begins with "'".
Maintain signal orientation, as shown, for all headers.
All parts are on the top side.
PHONO JACK is DigiKey CP-1411-ND.
VGA JACK, TESTPOINT, and BREADBOARD are from Propeller Demo Board.

